

请使用以下工具打开原理图和 PCB 文件 / Use the following tools to open the schematic and PCB layout files:

DSN: Cadence / OrCAD Capture V16.6

PCB: Mentor Graphics / Pads Layout VX.2

说明: 如果无法打开 .pcb 源文件, 请尝试导入 .asc 文件查看 PCB。 / Note: If you cannot open the .pcb source file, please try importing the .asc file into your software to view the PCB layout.

[反馈文档意见](#) / [Submit Documentation Feedback](#)

## 修订历史 / Revision History

日期 / Date	版本 / Version	发布说明 / Release notes
2022.07	V1.2	首次发布 / First release
2023.02	V1.3	<p>ESP32-S3-WROOM-2 内置芯片 ESP32-S3R8V 的 VDD_SPI 已通过 eFuse VDD_SPI_TIEH 和 VDD_SPI_FORCE 设置为 1.8 V, 无需配置 IO45 为高电平控制 VDD_SPI。故取消 ESP32-S3-WROOM-2 模组上 IO45 上拉电阻 R1 上件。</p> <p>The VDD_SPI voltage of the ESP32-S3R8V chip on the ESP32-S3-WROOM-2 has been set to 1.8 V by eFuse VDD_SPI_TIEH and VDD_SPI_FORCE, and is no longer controlled by GPIO45. Therefore, the external pull up resistor R1 on the module is changed to be not mounted.</p>